



FOLHA DE DADOS CONTROLADORES

DF127 DCN Compute



DF127 DCN Compute

INFORMAÇÃO TÉCNICA

Descrição do Produto

A Arquitetura do O-PAS permite a construção de sistemas de automação de processos confiáveis, seguros e escaláveis, que não requerem desligamento do processo para realizar atualizações e extensões e que podem ser aplicados em plantas existentes e em novas construções.

Os elementos principais desta arquitetura são os DCNs, *Distributed Control Nodes*, nó de controle distribuído, podendo ser físico ou virtual. Os DCNs são responsáveis por realizar aplicações de aquisição de E/S, controle e função de gateway para a integração com dispositivos e sistemas existentes.

O DF127 da Smar foi desenvolvido com a colaboração da Intel®, empresa que também faz parte do OPAF. Desta forma, trazemos para o mundo da automação industrial os poderosos processadores da família Intel®, projetado para soluções completas de controle distribuído em total conformidade com o O-PAS.



Características Principais

- Hardware desenvolvido com a colaboração da Intel®;
- Compatibilidade O-PAS, versão 2.1;
- Portabilidade;
- Interconectividade;
- Instalação industrial;
- Processador Intel Atom® x6200FE;
- 4 portas Ethernet 1000 Mbps RJ45;
- Comunicação OPC-UA;
- Alimentação 24V com consumo de 2A;
- Porta USB 3.1;
- Sistema Operacional Debian Linux.

Composição do Sistema

O Sistema *Standalone* (DCN Base), consiste em:

- Um módulo DCN e sua base.
- Uma placa *Bridge* para interconexão entre DCN e FIB.
- Uma placa de interface de campo (*Field Interface Board - FIB*) que fornece acesso a interfaces adicionais.

O DCN é responsável pelas tarefas de computação, controle e comunicação.

A placa de interface de campo fornece comunicação/conectividade entre o módulo controlador e os conectores acessíveis. O conector de alimentação principal da Base DCN está instalado no FIB e requer uma única alimentação de 24 V.

As seguintes interfaces estão disponíveis no FIB:

- Quatro conectores RJ45, sendo dois na parte superior do módulo (ETH0 e ETH1) e dois na parte inferior (ETH2 e ETH3). ETH0 e ETH1 são denominados enp1s0 e enp2s0, respectivamente. ETH2 e ETH3 são reservados para uso futuro.
- Duas interfaces CAN-FD (*Controller Area Network Flexible Data-Rate*) – Uso futuro
- Duas interfaces 10BASE-T1S (opção para RS-485 no módulo controlador) – Uso futuro
- Uma entrada USB 3.1
- Uma entrada para fonte de alimentação de 24 V

Uma DIP switch permite definir a terminação integrada para CAN-FD ou 10BASE-T1S, se necessário. A configuração da terminação pode ser monitorada por LEDs na placa.

Fonte de Alimentação

Pontos de Entrada	Um ponto
Tensão de entrada (nominal)	24 V ±15 %
Ripple Máximo	100 mV pico-a-pico
Taxa de Variação da Tensão de Entrada	Mínimo: 0,1 ms Máximo: 20 ms
Corrente de Entrada	2 A

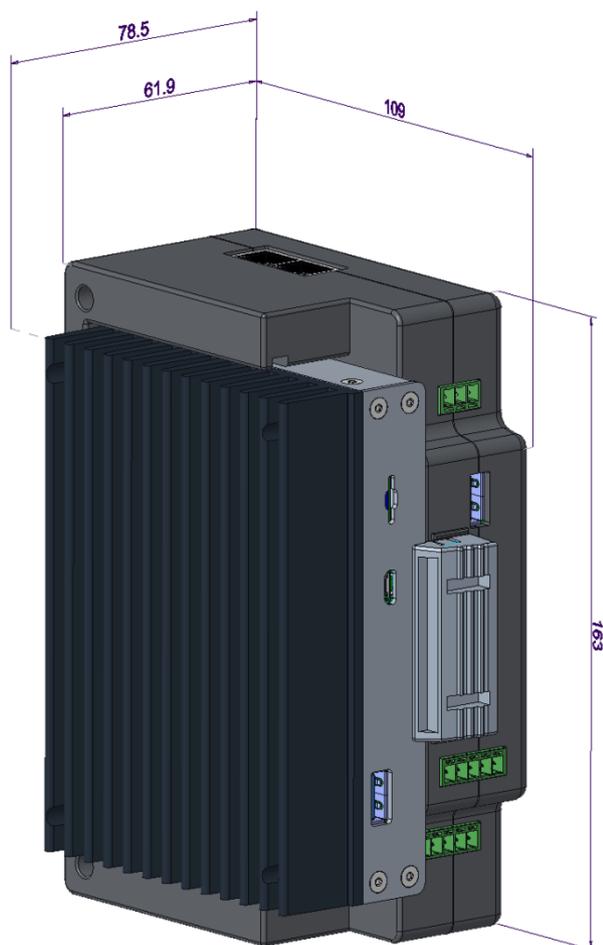
Dissipação de Energia

Inicialização inativa no Linux	11 W
--------------------------------	------

Limites de Temperatura

Temperatura de Operação	-40 a 45 °C
-------------------------	-------------

Dimensões



Medidas em mm.

Nota: Para as atualizações mais recentes, consulte o site da Smar: www.smar.com.br

FOLHA DE DADOS CONTROLADORES DF127



Rua Dr. Antônio Furlan Junior, 1028 - Sertãozinho, SP - CEP: 14170-480
orcamento@smar.com.br | +55 (16) 3946-3599 | www.smar.com.br